

Vrijeme izvoza: 24.04.2024. 18:28:09

Repozitorij: repozitorij.unizg.hr

Ukupan broj zapisa na URL-u: 36

Broj izvezenih zapisa: 36

Naslov	URL	Autori	Naslov izvornika
Design of sparse systems based on optimization methods		Jurišić Bellotti, Maja	
Eksperimentalna verifikacija dijagrama zračenja u milimetarskom valnom području		Sučevac, Filip	
Sinteza maksimalno glatkih prostornih filtara temeljena na Gaussovom otvoru		Šakić, Mile	
Funkcionalna verifikacija SPI protokola		Levak, Lovro	
Analogno oblikovanje dijagrama zračenja 5G odašiljača		Sučevac, Filip	
Digitalna predizobličenja za radio-frekvencijska pojačala snage		Osonjački, Matej	
Maksimalno glatki prostorni filtri		Jelavić Šako, Andrea	
Metaheuristics for problems with limited budget of evaluations		Molnar, Goran	
Primjena digitalnog predizobličenja na RF pojačala snage u HCBT tehnologiji		Berić, Martin	
Programska podrška za ugradbeni računalni sustav temeljen na mikrokontroleru STM32F407		Miletić, Lorena	
Prijamnik DAB+ signala temeljen na sustavu na čipu Zynq		Ljubenko, Dorian	
Dizajn i FPGA implementacija nerekurzivnog poboljšanog CIC filtra bez množila		Knežević, Marija	
FPGA implementacija vrlo strmih FIR filtara dobivenih tehnikom maskiranja frekvencijske karakteristike		Lavrnja, Luka	
Akvizicija 1D signala sustavom sažimajućeg očitavanja		Oštrić, Lucija	
Dizajn i FPGA implementacija decimacijskog filtra temeljenog na izoštravanju i kompenzaciji amplitude		Mušura, Duje	
FPGA implementacija kubičnog B-splajn interpolatora		Pavlović, David	
Sustav sažimajućeg očitavanja za akviziciju 1D signala		Sever, Karlo	
Programski definiran prijamnik za prijam slika s meteoroloških satelita		Šimunac, Nikolina	
Multiplierless decimation filters based on amplitude sharpening and compensation		Dudarin, Aljoša	

Dizajn i FPGA implementacija izoštranih CIC filtara sa zadanim brojem zbrajala		Šalković, Mislav	
Integracija MIMO 4x4 platforme		Butina, Hrvoje	
Učinkovita implementacija FIR filtara dobivenih Kaiser-Hammingovim izoštravanjem		Drvenkar, Dario	
Dizajn i FPGA implementacija jednostavnih FIR filtara bez upotrebe množila		Sertić, Martin	
Sustav za rekonstrukciju računalnih procesa unutar radio bazne stanice		Ježić, Branimir	
Dizajn i implementacija FIR filtara s rijetkim impulsnim odzivima		Frlić, Anita	
Integracija kodeka i programski definiranog prijamnika na razvojnom sustavu ZedBoard		Ljubenko, Dorian	
FPGA implementacija digitalnog pretvarača frekvencije bez upotrebe množila		Lazibat, Ivan	
Implementacija CPRI sučelja na FPGA sklopovlju		Ričković, Krešimir	
Matlab model prostornog filtriranja u masivnim MIMO sustavima		Primorac, Boris	
Sinteza pulsova za UWB impulsni radio temeljena na Gaussovoj funkciji		Obradović, Mario	
Implementacija programski definiranog prijamnika na čipu		Žiljak, Anja	
UWB radio sa sažimajućim očitavanjem		Požar, Barbara	
Detekcija i kompenzacija faznih pomaka nosilaca tijekom kalibracije antenskog sustava		Jurić, Lucija	
Implementacija senzorskog sučelja upravljačkim programom na operacijskom sustavu Linux		Horvat, Benjamin	
FPGA implementacija filtara s varijabilnim kašnjenjem temeljena na Farrow strukturi		Benc, Antonio	
Sinteza sustava s minimalnim izobličenjem vremenskog odziva		Molnar, Goran	